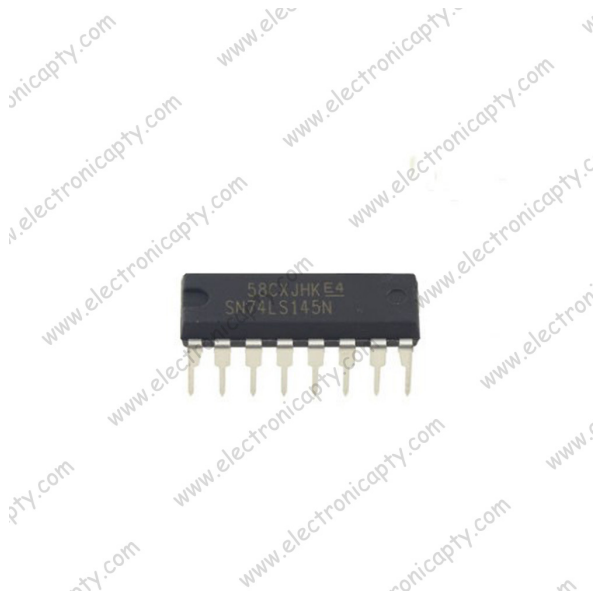


Circuito Integrado 74145 Decodificador Decimal BCD (SN74LS145) DIP-16

Codigo: 111776



Descripción

El SN74LS145N es un decodificador / controlador de BCD a decimal compuesto por ocho inversores y diez puertas NAND de cuatro entradas. Los inversores están conectados por pares para que las entradas de BCD estén disponibles para la decodificación de las compuertas NAND. La decodificación completa de la lógica de entrada BCD válida garantiza que todas las salidas permanezcan desactivadas para todas las condiciones de entrada binarias no válidas. Estos decodificadores presentan transistores de salida N-P-N de alto rendimiento diseñados para usarse como controladores de indicadores / relés o como controladores de circuito lógico de colector abierto. Cada uno de los transistores de salida de alta disipación (15V) del SN74LS145 hundirá hasta 10mA de corriente. Cada entrada es una carga estándar de la serie 74LS, respectivamente. Las entradas y salidas son totalmente compatibles para su uso con circuitos lógicos TTL, o DTL y las salidas son compatibles para la interconexión con la mayoría de los circuitos integrados MOS. La disipación de potencia suele ser de 35 mW para la serie LS145.

• Decodificación completa de la lógica de entrada

- Entrada y salida TTL
- Todas las salidas están desactivadas para condiciones de entrada de BCD no válidas
- Aplicaciones: Industrial
- Especificaciones
- Familia: LS
- Tipo de lógica: Decodificador / Controlador
- Número de salidas: 10
- Tensión de alimentación mínima: 4.75V
- Tensión de alimentación máxima: 5.25 V
- Temperatura de funcionamiento mínima: 0 ° C
- Temperatura de funcionamiento máxima: 70 ° C
- Encapsulado DIP
- 16 Pines

Sustituto

NTE74145, NTE74LS145N