

Circuito Integrado 74245 DIP 20

Codigo: **111767**



Descripción

El 74LS245N es un IC de transceptor de bus octal, diseñado para la comunicación asincrónica de 2 vías entre buses de datos. La implementación de la función de control minimiza los requisitos de tiempo externos. El dispositivo permite la transmisión de datos desde el bus A al bus B o desde el bus B al bus A, dependiendo del nivel lógico en la entrada de control de dirección (DIR). La habilitación de salida (OE) / entrada puede deshabilitar el dispositivo para que los buses estén efectivamente aislados.

Aplicaciones en Comunicaciones y Redes, Procesamiento de Señales

- Familia Lógica: LS
- Tipo de lógica: Transceptor, No Inversión
- Voltaje de suministro operativo (típ): 5V
- Voltaje de suministro operativo (mín.): 4.75 V
- Voltaje de alimentación operativo (máx.): 5.25V
- Rango de temperatura de funcionamiento: 0C a 70C
- Nº de Pines: 20 Pines
- Tipo de paquete: DIP

Características

- Salidas de 3 estados accionan líneas de bus directamente
- Las entradas PNP reducen la carga de CC en las líneas de bus
- La histéresis en las entradas de bus mejora los márgenes de ruido
- Tiempos de retardo de propagación típicos puerto a puerto, 8 ns