

Circuito Integrado 7476 Dual JK Flip-Flop With Preset and clear (74LS76)

Codigo: **111638**



Descripción

Circuito Integrado TTL 74LS76, flip-flop J-K dual con pre selección que ofrece pulsos individuales J, K, reloj pulsado, entradas de direct set y direct clear. Estos flip-flops dobles están diseñados para que cuando el reloj se pone ALTO, las entradas se activan y se aceptan datos. El nivel lógico de las entradas J y K funcionará de acuerdo con la Truth Table siempre que se observen tiempos mínimos de configuración. Datos de entrada se transfiere a las salidas en las transiciones de reloj HIGH-a-LOW.

- Familia: LS
- Tipo: Dual J-K Flip Flop
- Tensión de alimentación mínima: 4.75 V
- Tensión de alimentación máxima: 5.25 V
- Temperatura de trabajo mínima: 0°C
- Temperatura de trabajo máxima: 70°C
- Encapsulado: DIP
- 16 Pines

Sustituto

NTE7476, NTE74C76, NTE74H76, NTE74LS76