

Circuito Integrado 7474 TTL Flip Flop Tipo D DIP 14

Codigo: **111769**



Descripción

Circuito Integrado TTL 74LS74. Flip-flop tipo D con disparo de subida doble, tipo D, positivos, con características de flip-flop disparado con salidas activas bajas, diseñados para la conducción de LEDs de ánodo común o indicadores incandescentes directamente. El circuito se usa para la conducción de los buffers de lámparas o LEDs de cátodo común. Todos los circuitos excepto LS48 tienen controles completos de la ondulación de supresión de entrada / salida y una entrada de prueba de lámparas, patrones de visualización para los recuentos de entrada BCD superiores a 9 son símbolos únicos para autenticar condiciones de entrada. Los circuitos SN74LS47N incorporan líder automático y / o de control del borde de salida de supresión de cero (RBI / RBO y I). Prueba de lámparas (LT I) de estos tipos se puede realizar en cualquier momento cuando el I / RBO / I no es en un nivel alto. Todos los tipos (incluido el LS48 "dp y) contienen una imperiosa de supresión de entrada (BI I), que se puede utilizar para controlar la intensidad de la lámpara mediante un pulso o para inhibir las salidas. Las entradas y salidas son totalmente compatibles para su uso con salidas lógicas TTL.

- Salida de colector abierto los indicadores de transmisión directamente
- Provisión de prueba de lámpara
- Supresión de cero / arrastre de cero
- Todos los tipos de circuitos cuentan con capacidad de modulación de intensidad de lámpara
- Especificaciones
- Familia: LS
- Tipo de Flip-flop: D
- Tipo de trigger: Positivo
- Tipo de salida: Diferencial / Complementarias
- Retardo de propagación: 13 ns
- Frecuencia: 33 MHz
- Salida de Corriente: 8 mA
- Tensión de alimentación mínima: 4.75 V
- Tensión de alimentación máxima: 5.25 V
- Temperatura de funcionamiento mínima: 0°C
- Temperatura de funcionamiento máxima: 70°C
- Encapsulado: DIP
- 14 pines

Sustituto

NTE7474, NTE74CT74, NTE74H74, NTE74HC74, NTE74LS74A, NTE74S74